# PCB Produktionsrichtlinien *PCB production guideline*

|  |  |
| --- | --- |
| **Leiterplattenbezeichnung**  ***PCB Name*** | EVK75123-Sensor V1.3 |
| **Abmessung**  ***Dimension*** | 80 x 50 mm ±0.2 mm |
| **Material** | FR4 |
| **Endstärke**  ***PCB Thickness*** | 1.2 mm ±10% |
| **Kontur**  ***Outline*** | gefräst / *milled*  geritzt / *scored* |
| **Lötoberfläche**  ***Surface Coating*** | HAL (Pb free)  chem. Ni/Au |
| **Kupferstärke**  ***Copper Thickness*** | 35µm |
| **Anzahl Kupferlagen**  ***Number of Layers*** | 6 Layer |
| **Leiterbahnbreite**  ***Minimum Track Width*** | 0.1 mm |
| **Mindestabstand**  ***Minimum Clearance*** | 0.1 mm |
| **Kleinster Bohrdurchmesser**  ***Smallest Drill Size*** | 0.3 mm |
| **Kleinster Bohrdurchmesser Microvias**  ***Smallest Drill Size Microvias*** | 0.1 mm |
| **Lötstopplackfarbe**  ***Solder Resist Color*** | grün (beidseitig)  *green (both sides)* |
| **Bauteilaufdruck**  ***Component Print*** | keine  none |
| **Zusatzdrucke**  ***Additional Prints*** | Datumscode und UL Kennzeichnung kann vom Hersteller hinzugefügt werden  *Date code and UL marking can be added by the manufacturer* |
| **Test** | optisch / *optical*  elektrisch / *electrical* |
| **Anzahl SMD Pads**  ***Number of SMD Pads*** | 730 |
| **SMD Bestückung**  ***SMD Assembly*** | top and bottom |
| **Zusatzinformationen**  ***Additional Information*** | **Alle Vias mit Durchmesser 0.3 mm müssen gestopft und mit Kupfer gedeckelt werden (Typ VII) Alle Bohrungen mit Durchmesser > 0.3 mm müssen offenbleiben.**  ***All vias with 0.3 mm hole size must be plugged and plated (Type VII). Vias with drill sizes > 0.3 mm must stay open.*** |

# Gerber File Information

|  |  |  |
| --- | --- | --- |
| Copper Layer | Gerber File extension | Layer Description |
| 1 | .GTL | Top Layer |
| 2 | .G1 | Signal Layer 1 |
| 3 | .GP1 | Plane Layer 1 |
| 4 | .GP2 | Plane Layer 2 |
| 5 | .G2 | Signal Layer 2 |
| 6 | .GBL | Bottom Layer |
|  | .GTO | Top Overlay |
|  | .GTP | Top Paste |
|  | .GTS | Top Solder |
|  | .GBO | Bottom Overlay |
|  | .GBP | Bottom Paste |
|  | .GBS | Bottom Solder |
|  | .GM1 | Boardoutline |

|  |  |
| --- | --- |
| NC-Drill File Extension | Layer Description |
| .txt | Drill Top to Bottom |

# Layer Stack

Standard Lagenaufbau für 6 Lagen mit µ-Vias.

*Use default layer stack for 6-layer boards with micro vias.*